

1 ОСОБЕННОСТИ

- напряжения питания микросхемы: 5–36 В
- частота генератора: 50...1000 кГц
- высокая стойкость к ВВФ
- корпус 4112.16-3.04
- возможна поставка в бескорпусном исполнении на общей пластине в соответствии с требованиями РД 11 0723

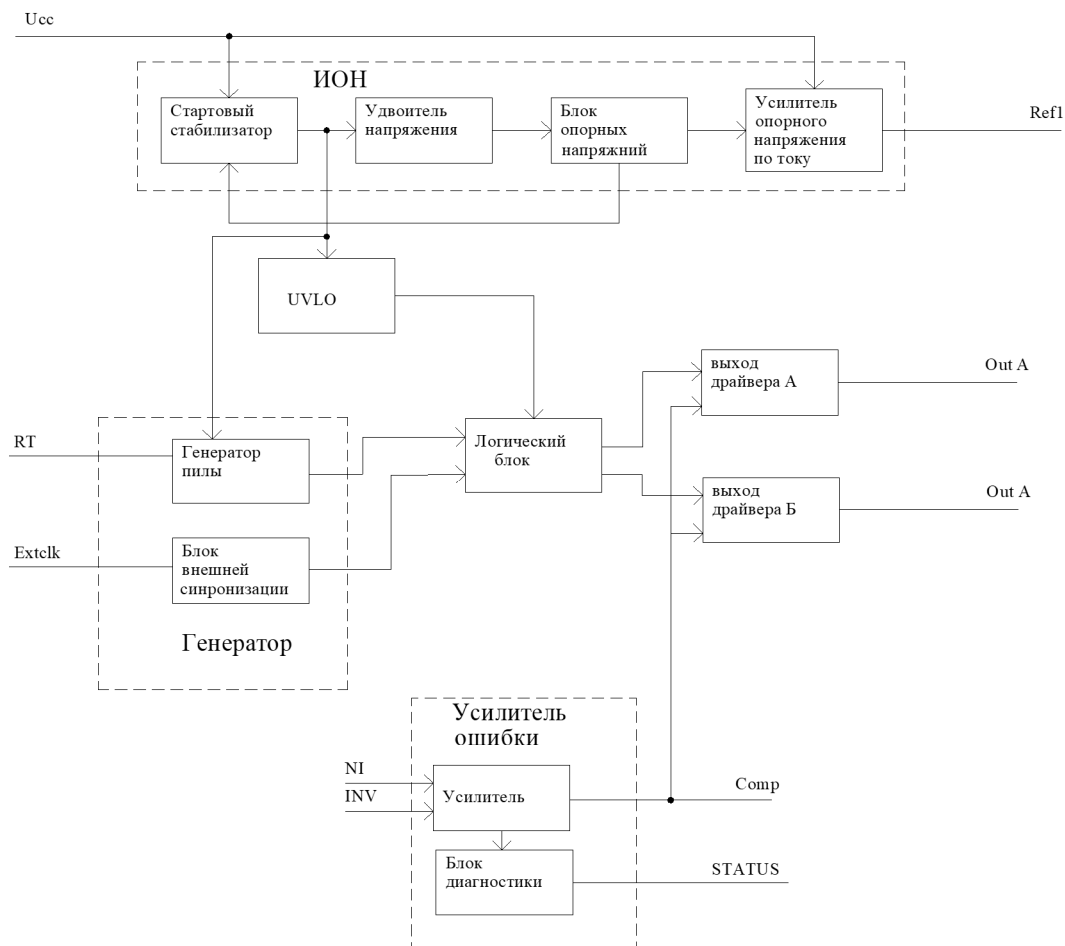
2 ОПИСАНИЕ

Микросхема 1359EY054 управляет обратной связью ШИМ контроллера импульсного стабилизатора с трансформаторной гальванической развязкой.

3 ПРИМЕНЕНИЕ

Микросхема интегральная, предназначена для формирования управляющих импульсов для подачи на первичную обмотку высокочастотного трансформатора гальванической развязки обратной связи по напряжению в импульсных источниках питания. Предназначена для построения радиоэлектронной аппаратуры специального назначения всех климатических исполнений.

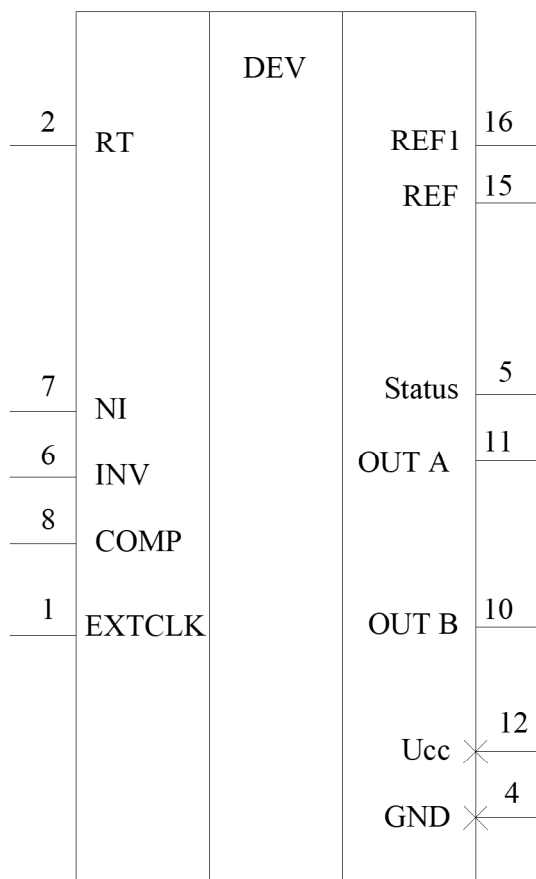
4 ФУНКЦИОНАЛЬНАЯ СХЕМА



5 НАЗНАЧЕНИЕ ВЫВОДОВ

Номер вывода	Обозначение вывода	Функциональное назначение вывода
1	Extclk1	Вход синхроимпульса
2	RT	Вывод подключения резистора для задания частоты генератора
3	-	Не используется
4	GND	Общий вывод
5	STATUS	Выход индикатора состояния
6	INV	Инвертирующий вход усилителя ошибки
7	NI	Вход усилителя ошибки
8	COMP	Вывод подключения корректирующей цепи усилителя ошибки
9	InDr	Вход оконечного драйвера
10	OUTB	Выход силового драйвера В
11	OUTA	Выход силового драйвера А
12	UCC	Вывод напряжения питания
13	-	Не используется
14	-	Не используется
15	REF	Вывод подключения фильтрующей емкости внутреннего источника питания
16	REF1	Выход источника опорного напряжения

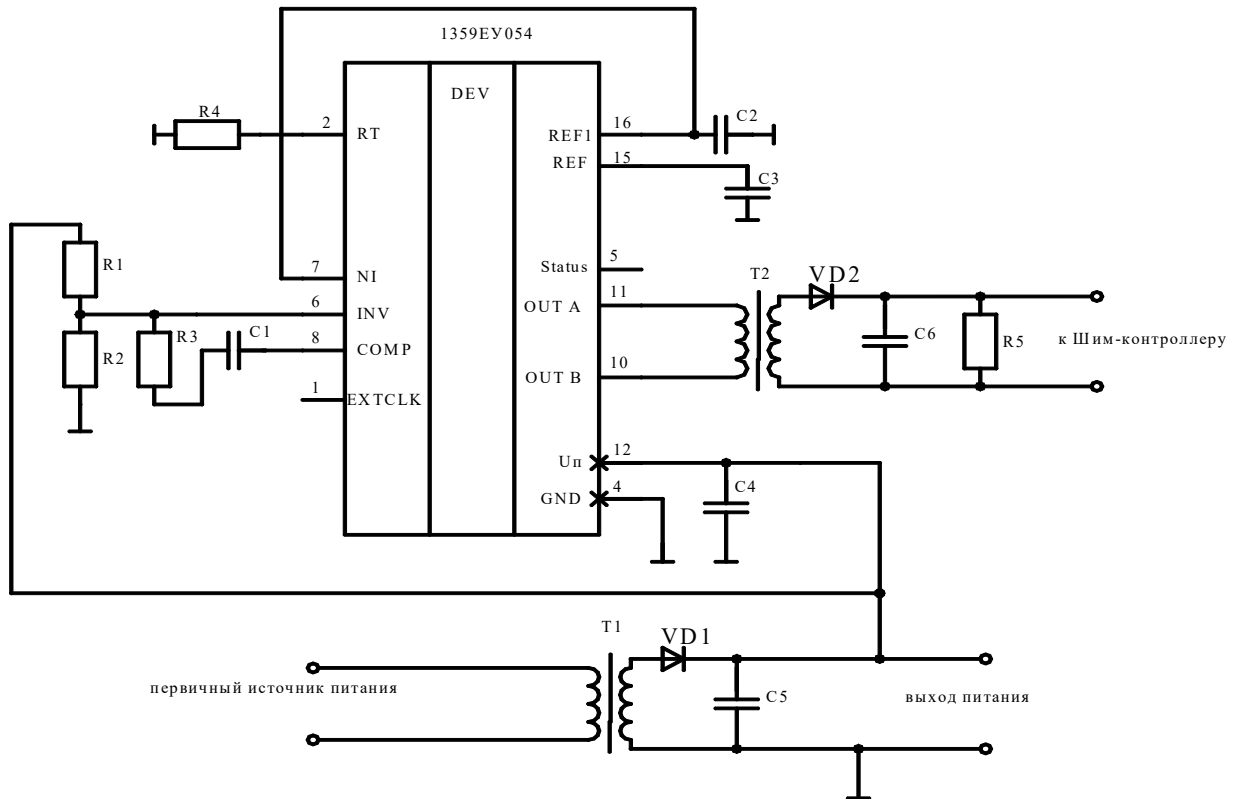
6 УСЛОВНОЕ ГРАФИЧЕСКОЕ ОБОЗНАЧЕНИЕ



7 ЭЛЕКТРИЧЕСКИЕ ХАРАКТЕРИСТИКИ

Наименование параметра, единица измерения	Буквенное обозначение	Норма		Темп-ра среды, °С
		не менее	не более	
Выходное напряжение источника опорного напряжения REF1 *, В (при $U_{П1}=10,0$ В, $I_{ОП1}=5$ мА)	$U_{ОП}$	1,47	1,53	25, 100, минус 60
Нестабильность источника опорного напряжения REF1 по входному напряжению *, %/В (при $U_{П1} = 5$ В, $U_{П2} = 36$ В)	$K_{U_{ОП}}$	-0,05	0,05	25, 100, минус 60
Нестабильность источника опорного напряжения REF1 по току нагрузки *, %/А (при $I_{ОП1} = 0$, $I_{ОП2} = 10$ мА)	$K_{I_{ОП}}$	-30	30	25, 100, минус 60
Вытекающий ток драйвера, мА	$ I_{ВЫГ} $	15	-	25, 100, минус 60
Втекающий ток драйвера, мкА	$ I_{ВТ} $	500	-	25, 100, минус 60
Коэффициент усиления по напряжению усилителя ошибки *	$K_{УУ}$	1000	-	25, 100, минус 60
Входной ток усилителя ошибки, мкА	$I_{ВХ.У}$	-	10	25, 100, минус 60
Максимальный вытекающий ток усилителя ошибки *, мА	$ I_{У ВЫТmax} $	2	-	25, 100, минус 60
Ток потребления, мА	$I_{СС}$	-	7	25, 100, минус 60
* - нормы на параметр при крайних значениях температур уточняют на этапе «Разработка технического проекта».				

8 СХЕМА ВКЛЮЧЕНИЯ



9 ГАБАРИТНЫЙ ЧЕРТЕЖ

