

		RAM	∇ $<>$
63	A0	DI/O1	
60	A1	DI/O2	
59	A2	DI/O3	
58	A3	DI/O4	
57	A4	DI/O5	
39	A5	DI/O6	
28	A6	DI/O7	
27	A7	DI/O8	
26	A8	NC	
25	A9		
8	A10		
7	A11	Ucc	1
6	A12	Ucc	24
5	A13	Ucc	41
4	A14	Ucc	64
3	A15	GND	9
38	<u>CE</u>	GND	32
40	<u>OE</u>	GND	56
61	WR/RD		